

PATENT ABSTRACTS OF JAPAN

(11) Publication number : 2001-162600

(43) Date of publication of application : 19.06.2001

(51) Int.Cl.

B82B 1/00
H01J 1/304
H01L 43/08
H01L 43/12
H01L 49/02

(21) Application number : 2000-266773

(71) Applicant : CANON INC

(22) Date of filing : 04.09.2000

(72) Inventor : DEN TORU
IWASAKI TATSUYA

(30) Priority

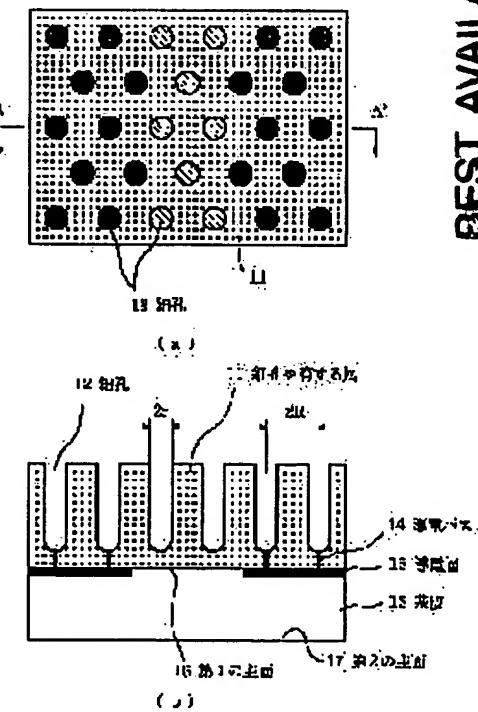
Priority number : 11268483 Priority date : 22.09.1999 Priority country : JP

(54) STRUCTURE WITH PORE, MANUFACTURING METHOD OF STRUCTURE WITH PORE AND DEVICE USING STRUCTURE WITH THE ABOVE PORE

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a small structure forming an electrically conductive pass only in the inside of a nanohole and forming an enclosure only in the inside of the nanohole in a specific region by using the electrically conductive pass.

SOLUTION: This structure has (a) a base plate 13, (b) a plural number of electrically conductive layers 15 arranged with intervals between each other on a surface of the base plate, (c) a layer with aluminium oxide as a main component to cover a plural number of the electrically conductive layers and the surface of the base plate positioned between a plural number of the electrically conductive layers and (d) a plural number of pores 12 arranged on the layer with the aluminium oxide as the main component, a plural number of the pores 12 are arranged on a plural number of the electrically conductive layers 15 and a surface 16 of the base plate positioned between a plural number of the electrically conductive layers through a part of the layer with the aluminium oxide as the main component, and it includes a material on which a part of the layer with the aluminium oxide as the main component arranged between bottom parts of the pores positioned on the electrically conductive layers and



BEST AVAILABLE COPY

the electrically conductive layers constitute the electrically conductive layers.

LEGAL STATUS

[Date of request for examination] 10.12.2001

[Date of sending the examiner's decision of rejection] 23.06.2004

[Kind of final disposal of application other than the
examiner's decision of rejection or application
converted registration]

[Date of final disposal for application]

[Patent number] 3610293

[Date of registration] 22.10.2004

[Number of appeal against examiner's decision of
rejection] 2004-15366

[Date of requesting appeal against examiner's
decision of rejection] 22.07.2004

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001-162600

(P2001-162600A)

(43)公開日 平成13年6月19日(2001.6.19)

(51) Int.Cl.⁷

識別記号

F I

マーク(参考)

B 8 2 B 1/00

B 8 2 B 1/00

H 0 1 J 1/304

H 0 1 L 43/08

H 0 1 L 43/08

43/12

43/12

49/02

49/02

H 0 1 J 1/30

F

審査請求 未請求 請求項の数46 OL (全 15 頁)

(21)出願番号

特願2000-266773(P2000-266773)

(22)出願日

平成12年9月4日(2000.9.4)

(31)優先権主張番号 特願平11-268483

(32)優先日 平成11年9月22日(1999.9.22)

(33)優先権主張国 日本 (JP)

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 田 透

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

(72)発明者 岩崎 達哉

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

(74)代理人 100069017

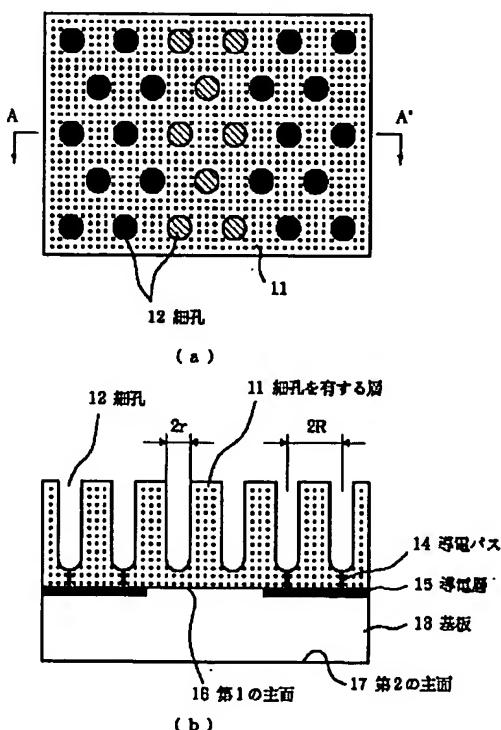
弁理士 渡辺 徳廣

(54)【発明の名称】 細孔を有する構造体、細孔を有する構造体の製造方法並びに前記細孔を有する構造体を用いたデバイス

(57)【要約】

【課題】 ナノホール内部にのみ導電バスを形成し、その導電バスを利用して特定領域のナノホール内部にのみ内包物を形成した微小構造体を提供する。

【解決手段】 a) 基板13と、b) 基板の表面に、互いに間隔を置いて配置された複数の導電層15と、c) 複数の導電層と、複数の導電層間に位置する基板の表面とを覆う酸化アルミニウムを主成分とする層と、d) 酸化アルミニウムを主成分とする層に配置された複数の細孔12とを有する構造体であって、複数の細孔12が複数の導電層15上および複数の導電層間に位置する基板の表面16上に、酸化アルミニウムを主成分とする層の一部を介して配置されており、導電層上に位置する細孔の底部と導電層との間に配置された酸化アルミニウムを主成分とする層の一部が導電層を構成する材料を含む。



【特許請求の範囲】

【請求項1】 (a) 基板と、(b) 前記基板の表面上に互いに間隔を置いて配置された複数の導電層と、(c) 前記複数の導電層と前記複数の導電層間に位置する前記基板の表面とを覆う酸化アルミニウムを主成分とする層と、(d) 前記酸化アルミニウムを主成分とする層に配置された複数の細孔と有する構造体であって、前記複数の細孔は、前記複数の導電層上および前記複数の導電層間に位置する前記基板の表面上に前記酸化アルミニウムを主成分とする層の一部を介して配置されており、かつ前記導電層上に位置する細孔の底部と前記導電層との間に配置された前記酸化アルミニウムを主成分とする層の一部は、前記導電層を構成する材料を含むことを特徴とする細孔を有する構造体。

【請求項2】 前記導電層はTi, Zr, Hf, Nb, Ta, MoおよびWから選ばれる少なくとも1つを含有することを特徴とする請求項1に記載の細孔を有する構造体。

【請求項3】 前記基板は絶縁性材料からなることを特徴とする請求項1または2に記載の細孔を有する構造体。

【請求項4】 前記基板は導電性を有する基板の表面に絶縁性材料からなる膜を配置したものであることを特徴とする請求項1乃至3のいずれかの項に記載の細孔を有する構造体。

【請求項5】 前記細孔内に酸化アルミニウムと異なる材料が充填されてなることを特徴とする請求項1乃至4のいずれかの項に記載の細孔を有する構造体。

【請求項6】 前記導電層上に位置する細孔内にのみ酸化アルミニウムと異なる材料が充填されてなることを特徴とする請求項1乃至5のいずれかの項に記載の細孔を有する構造体。

【請求項7】 前記導電層上に位置する細孔内に充填された材料と、前記導電層間に位置する前記基板の表面上に位置する細孔内に充填された材料とが異なることを特徴とする請求項1乃至6のいずれかの項に記載の細孔を有する構造体。

【請求項8】 前記導電層上に位置する細孔内に充填された材料と、前記導電層とが電気的に接続されていることを特徴とする請求項1乃至7のいずれかの項に記載の細孔を有する構造体。

【請求項9】 前記導電層上に位置する細孔内に充填された材料が、導電性材料であることを特徴とする請求項1乃至8のいずれかの項に記載の細孔を有する構造体。

【請求項10】 前記材料が磁性体材料であることを特徴とする請求項5乃至9のいずれかの項に記載の細孔を有する構造体。

【請求項11】 前記材料が発光機能を有することを特徴とする請求項5乃至9のいずれかの項に記載の細孔を有する構造体。

10 【請求項12】 (a) 基板と、(b) 前記基板の表面上にバーニングされて配置された導電層と、(c) 前記導電層と、前記導電層が配置された領域の周囲の前記基板の表面とを覆う酸化アルミニウムを主成分とする層と、(d) 前記酸化アルミニウムを主成分とする層に配置された複数の細孔と有する構造体であって、前記複数の細孔は、前記導電層上および前記導電層の周囲に位置する前記基板の表面上に前記酸化アルミニウムを主成分とする層の一部を介して配置されており、かつ前記導電層上に位置する細孔の底部と前記導電層との間に配置された前記酸化アルミニウムを主成分とする層の一部は、前記導電層を構成する材料を含むことを特徴とする細孔を有する構造体。

【請求項13】 前記導電層はTi, Zr, Hf, Nb, Ta, Mo, Wから選ばれる少なくとも1つを含有することを特徴とする請求項12に記載の細孔を有する構造体。

20 【請求項14】 前記基板は絶縁性材料からなることを特徴とする請求項12または13に記載の細孔を有する構造体。

【請求項15】 前記基板は導電性を有する基板の表面に絶縁性材料からなる膜を配置したものであることを特徴とする請求項12乃至14のいずれかの項に記載の細孔を有する構造体。

【請求項16】 前記細孔内に酸化アルミニウムと異なる材料が充填されてなることを特徴とする請求項12乃至15のいずれかの項に記載の細孔を有する構造体。

30 【請求項17】 前記導電層上に位置する細孔内にのみ酸化アルミニウムと異なる材料が充填されてなることを特徴とする請求項12乃至16のいずれかの項に記載の細孔を有する構造体。

【請求項18】 前記導電層上に位置する細孔内に充填された材料と、前記導電層の周囲に位置する前記基板表面上に位置する細孔内に充填された材料とが異なることを特徴とする請求項12乃至17のいずれかの項に記載の細孔を有する構造体。

40 【請求項19】 前記導電層上に位置する細孔内に充填された材料と、前記導電層とが電気的に接続されていることを特徴とする請求項12乃至18のいずれかの項に記載の細孔を有する構造体。

【請求項20】 前記導電層上に位置する細孔内に充填された材料が導電性材料であることを特徴とする請求項12乃至19のいずれかの項に記載の細孔を有する構造体。

【請求項21】 前記材料が磁性体材料であることを特徴とする請求項16乃至20のいずれかの項に記載の細孔を有する構造体。

50 【請求項22】 前記材料が発光機能を有することを特徴とする請求項16乃至20のいずれかの項に記載の細孔を有する構造体。

【請求項23】 基板と、該基板表面に配置された複数の導電層と、前記導電層が配置されていない前記基板表面および前記複数の導電層を覆う様に配置された酸化アルミニウムを主成分とする層とを有する構造体であって、前記酸化アルミニウムを主成分とする層は複数の細孔を有し、該細孔が前記導電層が配置されていない前記基板表面上及び前記導電層上に配置され、前記導電層と当該導電層上に配置された細孔の底部とが導電バスによって接続されてなることを特徴とする構造体。

【請求項24】 請求項1乃至20に記載の細孔を有する構造体の細孔内に電子放出材料が配置された電子放出デバイス。

【請求項25】 請求項1乃至20に記載の細孔を有する構造体の細孔内に磁性体材料が配置された磁気デバイス。

【請求項26】 請求項1乃至20に記載の細孔を有する構造体の細孔内に発光材料が配置された発光デバイス。

【請求項27】 (A) 基板を用意する工程と、(B) 各々がTi, Zr, Hf, Nb, Ta, MoおよびWから選ばれる少なくとも1つを含有する複数の導電層を前記基板の表面の一部に形成する工程と、(C) 前記複数の導電層と前記導電層が形成されていない前記基板の表面とを覆うようにA1を主成分とする膜を配置する工程と、(D) 前記A1を主成分とする膜を陽極酸化することによって複数の細孔を有する酸化アルミニウムを主成分とする層を形成する陽極酸化工程とを有する細孔を有する構造体の製造方法であって、前記陽極酸化工程は前記導電層上および前記導電層が形成されていない前記基板の表面上に前記複数の細孔を形成する工程であり、かつ前記陽極酸化工程は前記導電層上の細孔の底部と、前記導電層との間に位置する前記酸化アルミニウムを主成分とする層の一部に、前記導電層を構成する材料を拡散せしめる工程であることを特徴とする細孔を有する構造体の製造方法。

【請求項28】 前記基板は絶縁性材料からなることを特徴とする請求項27に記載の細孔を有する構造体の製造方法。

【請求項29】 前記基板は導電性を有する基板の表面上に絶縁性材料からなる膜を配置したものであることを特徴とする請求項27に記載の細孔を有する構造体の製造方法。

【請求項30】 前記導電層は前記基板の表面上に配置された導電性の膜であり、該導電層の膜厚に対して前記A1を主成分とする膜の膜厚を2倍以上に形成することを特徴とする請求項27乃至29のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項31】 前記導電層は前記基板の表面上に配置された導電性の膜であり、該導電層の膜厚に対して前記A1を主成分とする膜の膜厚を5倍以上に形成すること

を特徴とする請求項27乃至29のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項32】 前記導電層は前記基板の表面上に配置された導電性の膜であり、該導電層の膜厚に対して前記A1を主成分とする膜の膜厚を10倍以上に形成することを特徴とする請求項27乃至29のいずれかの項に記載の細孔を有する構造体の製造方法。

10 【請求項33】 前記陽極酸化工程後に、前記細孔の直径をエッチングにより広げる工程を有することを特徴とする請求項27乃至32のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項34】 前記陽極酸化工程の前に、前記複数の導電層および前記導電層が形成されていない前記基板の表面を覆うように配置された前記A1を主成分とする膜の表面に凹部を形成することを特徴とする請求項27乃至33のいずれかの項に記載の細孔を有する構造体の製造方法。

20 【請求項35】 前記細孔内に電着せしめる材料がイオン化した状態で含まれる液体中で、前記導電層に電圧を印加することによって、前記導電層上の細孔内に選択的に前記材料を析出させる工程を有することを特徴とする請求項27乃至34のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項36】 前記導電層に印加する電圧は交流電圧あるいはパルス電圧であることを特徴とする請求項35に記載の細孔を有する構造体の製造方法。

30 【請求項37】 (A) 基板を用意する工程と、(B) Ti, Zr, Hf, Nb, Ta, MoおよびWから選ばれる少なくとも1つを含有しているバーニングされた導電層を前記基板の表面の一部に形成する工程と、

(C) 前記導電層および前記導電層が形成されていない前記基板の表面を覆うようにA1を主成分とする膜を配置する工程と、(D) 前記A1を主成分とする膜を陽極酸化することによって複数の細孔を有する酸化アルミニウムを主成分とする層を形成する陽極酸化工程とを有する細孔を有する構造体の製造方法であって、前記陽極酸化工程は前記導電層上および前記導電層が形成されていない前記基板の表面上に前記複数の細孔を形成する工程であり、かつ前記陽極酸化工程は前記導電層上の細孔の底部と、前記導電層との間に位置する前記酸化アルミニウムを主成分とする層の一部に、前記導電層を構成する材料を拡散せしめる工程であることを特徴とする細孔を有する構造体の製造方法。

【請求項38】 前記基板は絶縁性材料からなることを特徴とする請求項37に記載の細孔を有する構造体の製造方法。

40 【請求項39】 前記基板は導電性を有する基板の表面上に絶縁性材料からなる膜を配置したものであることを特徴とする請求項37に記載の細孔を有する構造体の製造方法。

【請求項40】前記導電層は前記基板の表面上に配置された導電性の膜であり、該導電層の膜厚に対して前記A1を主成分とする膜の膜厚が2倍以上に形成することを特徴とする請求項37乃至39のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項41】前記導電層は前記基板の表面上に配置された導電性の膜であり、該導電層の膜厚に対して前記A1を主成分とする膜の膜厚が5倍以上に形成することを特徴とする請求項37乃至39のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項42】前記導電層は前記基板の表面上に配置された導電性の膜であり、該導電層の膜厚に対して前記A1を主成分とする膜の膜厚が10倍以上に形成することを特徴とする請求項37乃至39のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項43】前記陽極酸化工程後に前記細孔の直径をエッチングにより広げる工程を有することを特徴とする請求項37乃至42のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項44】前記陽極酸化工程の前に、前記複数の導電層および前記導電層が形成されていない前記基板の表面を覆うように配置された前記A1を主成分とする膜の表面に凹部を形成することを特徴とする請求項37乃至43のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項45】前記細孔内に電着せしめる材料がイオン化した状態で含まれる液体中で、前記導電層に電圧を印加することによって前記導電層上の細孔内に選択的に前記材料を析出させる工程を有することを特徴とする請求項37乃至44のいずれかの項に記載の細孔を有する構造体の製造方法。

【請求項46】前記導電層に印加する電圧は交流電圧あるいはパルス電圧であることを特徴とする請求項45に記載の細孔を有する構造体の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は微小構造体、微小構造デバイス及びその製造方法、特にナノサイズの構造体および、前記ナノサイズの構造体を用いたデバイスおよびそれらの製造方法に関する。特に、本発明のアルミニウムナノホールを具備したナノ構造体は、電子デバイスやマイクロデバイスなどの機能材料や、構造材料などとして、広い範囲で利用可能である。特に量子効果デバイス、電気化学センサー、バイオセンサー、磁気メモリ、磁気デバイス、発光デバイス、フォトニックデバイス、太陽電池などとしての応用が可能である。

【0002】

【従来の技術】金属及び半導体の薄膜、細線、ドットなどでは、ある特徴的な長さより小さいサイズにおいて、電子の動きが閉じ込められることにより、特異な電気

的、光学的、化学的性質を示すことがある。このような観点から、機能性材料として、100ナノメータ(nm)より微細な構造を有する微小構造体(ナノ構造体)の関心が高まっている。

【0003】ナノ構造体の製造方法としては、たとえば、フォトリソグラフィーをはじめ、電子線露光、X線露光などの微細パターン描画技術をはじめとする半導体加工技術による作製があげられる。

【0004】また、このような作製法のほかに、自然に形成される規則的な構造、すなわち、自己組織的に形成される構造を利用して新規なナノ構造体を実現しようとする試みがある。これらの手法は、ベースとして用いる微細構造によっては、従来の方法を上まわる微細で特殊な構造を作製できる可能性があるため、多くの研究が行われ始めている。自己組織的に形成される特異な構造の一例としては、陽極酸化アルミナ皮膜が挙げられる(たとえばR. C. Furneaux et al, "The formation of controlled-porosity membranes from anodically oxidized aluminum", NATURE, Vol. 337, P147 (1989) 等参照)。

【0005】特開平10-121292号公報には、A1板を有する種の酸性電解質中で陽極酸化すると、多孔質酸化皮膜が形成されることが開示されている。図9はA1板31を陽極酸化して表面に多孔質のアルミニナナノホール層11aを形成してなるナノ構造体の概略断面図である。図9に示した様に、陽極酸化アルミナ被膜の特徴は、例えば直径2rが数nm～数100nmの極めて微細な細孔(ナノホール)12aが、数10nm～数100nmの間隔2Rで配列している特異的な幾何学的構造を有している点にある。このナノホール12aは、高いアスペクト比を有している。また陽極酸化アルミニナナノホール12aとA1基板との間には、バリア層(酸化A1の層)22が存在している。

【0006】この陽極酸化によるアルミニナナノホールの特異的な幾何学構造に着目してこれまで様々な応用が試みられている。たとえば、陽極酸化膜の耐摩耗性、耐絶縁性を利用した皮膜としての応用や、皮膜を剥離してフィルターへの応用がある。さらには、ナノホール内に金属や半導体等を充填したり、ナノホールのレプリカを用いることより、着色、磁気記録媒体、EL発光素子、エレクトロクロミック素子、光学素子、太陽電池、ガスセンサー、をはじめとするさまざまな応用が試みられている。さらには量子細線、MIM素子などの量子効果デバイス、ナノホールを化学反応場として用いる分子センサー、など多方面への応用が期待されている(益田, "陽極酸化アルミニナにもとづく高規則性メタルなどのホールアレー", 固体物理 31, Vol. 31, No. 5, 493-499 (1996)、特開平11-200090

号公報、特開平11-139815号公報、特開平11-194134号公報、特開2000-031462号公報など)。

【0007】ところで、先に述べた半導体加工技術によるナノ構造体の作製は、歩留まりの悪さや装置のコストが高いなどの問題があり、簡易な手法で再現性よく作製できる手法が望まれており、このような観点から、上記した自己組織的手法、特にA1の陽極酸化の手法は、ナノ構造体を容易に、制御よく作製することができるという利点がある。また、これらの自己組織的手法では、一般に、大面積のナノ構造体を作製することが可能である。

【0008】ところで図9に示したナノ構造体は、A1板表面に限られていたため、その応用も形態にも制限があった。たとえば、A1の融点は660°Cである為、その表面に作製されたナノホールに対しても、上記温度以上の熱処理を施すことができなかつことが挙げられる。その意味で、ナノホールを機能材料として多様な方向で使用するためには、高融点の基板上に陽極酸化アルミニナ被膜をその特徴的な幾何学構造を破壊すること無しに形成することや、高温でのクラックの発生を防止する技術が望まれている。

【0009】また、デバイス応用を考えた場合には、細孔内部に機能材料を埋め込むことが重要であるが、特に、複数の細孔に対して、選択的に埋め込むことがより重要となる。

【0010】

【発明が解決しようとする課題】本発明の目的は上記問題点を解決することにあり、新規で有用な微小構造体を実現することを課題とする。本発明の目的は、導電バスを有する細孔を複数、選択的に、基板上に配置した微小構造体およびその製造方法を提供することである。

【0011】また本発明の他の目的は、基板上に配置された多数の細孔の一部に、選択的に、内包物が充填された微小構造体およびその製造方法を提供することである。また他の目的は、上記微小構造体を用いたナノ構造デバイスを提供することにある。また他の目的は、上記のナノ構造体やナノ構造体デバイスの製造方法を提供することである。

【0012】

【課題を解決するための手段】即ち、本発明は、(a)基板と、(b)前記基板の表面に互いに間隔を置いて配置された複数の導電層と、(c)前記複数の導電層と前記複数の導電層間に位置する前記基板の表面とを覆う酸化アルミニウムを主成分とする層と、(d)前記酸化アルミニウムを主成分とする層に配置された複数の細孔とを有する構造体であつて、前記複数の細孔は、前記複数の導電層上および前記複数の導電層間に位置する前記基板の表面上に前記酸化アルミニウムを主成分とする層の一部を介して配置されており、かつ前記導電層上に位置

する細孔の底部と前記導電層との間に配置された前記酸化アルミニウムを主成分とする層の一部は、前記導電層を構成する材料を含むことを特徴とする細孔を有する構造体である。

【0013】また、本発明は、(a)基板と、(b)前記基板の表面上にバターニングされて配置された導電層と、(c)前記導電層と、前記導電層が配置された領域の周囲の前記基板の表面とを覆う酸化アルミニウムを主成分とする層と、(d)前記酸化アルミニウムを主成分とする層に配置された複数の細孔とを有する構造体であつて、前記複数の細孔は、前記導電層上および前記導電層の周囲に位置する前記基板の表面上に前記酸化アルミニウムを主成分とする層の一部を介して配置されており、かつ前記導電層上に位置する細孔の底部と前記導電層との間に配置された前記酸化アルミニウムを主成分とする層の一部は、前記導電層を構成する材料を含むことを特徴とする細孔を有する構造体である。

【0014】また、本発明は、基板と、該基板表面に配置された複数の導電層と、前記導電層が配置されていない前記基板表面および前記複数の導電層を覆う様に配置された酸化アルミニウムを主成分とする層とを有する構造体であつて、前記酸化アルミニウムを主成分とする層は複数の細孔を有し、該細孔が前記導電層が配置されていない前記基板表面上及び前記導電層上に配置され、前記導電層と当該導電層上に配置された細孔の底部とが導電バスによって接続されてなることを特徴とする構造体である。

【0015】また、本発明は、(A)基板を用意する工程と、(B)各々がTi, Zr, Hf, Nb, Ta, MoおよびWから選ばれる少なくとも1つを含有する複数の導電層を前記基板の表面の一部に形成する工程と、

(C)前記複数の導電層と前記導電層が形成されていない前記基板の表面とを覆うようにA1を主成分とする膜を配置する工程と、(D)前記A1を主成分とする膜を陽極酸化することによって複数の細孔を有する酸化アルミニウムを主成分とする層を形成する陽極酸化工程とを有する細孔を有する構造体の製造方法であつて、前記陽極酸化工程は前記導電層上および前記導電層が形成されていない前記基板の表面上に前記複数の細孔を形成する工程であり、かつ前記陽極酸化工程は前記導電層上の細孔の底部と、前記導電層との間に位置する前記酸化アルミニウムを主成分とする層の一部に、前記導電層を構成する材料を拡散せしめる工程であることを特徴とする細孔を有する構造体の製造方法である。

【0016】また、本発明は、(A)基板を用意する工程と、(B)Ti, Zr, Hf, Nb, Ta, MoおよびWから選ばれる少なくとも1つを含有しているバターニングされた導電層を前記基板の表面の一部に形成する工程と、(C)前記導電層および前記導電層が形成されていない前記基板の表面を覆うようにA1を主成分とす

る膜を配置する工程と、(D)前記A1を主成分とする膜を陽極酸化することによって複数の細孔を有する酸化アルミニウムを主成分とする層を形成する陽極酸化工程とを有する細孔を有する構造体の製造方法であって、前記陽極酸化工程は前記導電層上および前記導電層が形成されていない前記基板の表面上に前記複数の細孔を形成する工程であり、かつ前記陽極酸化工程は前記導電層上の細孔の底部と、前記導電層との間に位置する前記酸化アルミニウムを主成分とする層の一部に、前記導電層を構成する材料を拡散せしめる工程であることを特徴とする細孔を有する構造体の製造方法である。

【0017】そして、また、本発明は、上記細孔を有する構造体を用いたデバイスをもその特徴とする。そして、また、本発明は、上記細孔内に、電子放出材料が配置された電子放出デバイスをもその特徴とする。そして、また、本発明は、上記細孔内に、磁性体材料が配置された磁気デバイスをもその特徴とする。そして、また、本発明は、上記細孔内に、発光材料が配置された発光デバイスをもその特徴とする。

【0018】

【発明の実施の形態】そこで、上記課題を解決する本発明を以下に詳細に説明する。以下では、本発明の構造体の一例として、ナノサイズの構造体(ナノ構造体)を挙げて説明する。

【0019】ここで説明する本発明の構造体は、対向する第1の主面と第2の主面とを有する基板の第1の主面上に配置された細孔を有する層を具備する構造体であって、該細孔を有する層と前記第1の主面との間に導電層があり、前記細孔を有する層には前記導電層と前記細孔の底部(端部)とを電気的に接続する導電バス(導電路)があり、且つ前記導電層が、所望の形状にバーニングされているものである。

【0020】尚、ここでは、基板として、図1の(b)に示す様な、対向する第1の主面16と第2の主面17とを有するプレート状の基板13を用いた例を説明するが、本発明においては、このような形状の基板に限られるものではなく、特には後述する陽極酸化工程が問題なく行なえる基板であれば良い。本発明においては、基板としては、少なくとも、一つの、実質的に平坦な面をもつ基板を用いる。換言すれば、基板としては、少なくとも一つの、実質的な平面をもつ基板を用いる。つまり、細孔を形成しない面(図1の(b)における第2の主面)の形状はどのような形態であっても、実質的に問題とはならない。

【0021】上記本発明のナノ構造体をより詳細に、図面に基づいて説明する。図1は本発明のナノ構造体を示す概念図であり、図1(a)は平面図、図1(b)は図1(a)に示したナノ構造体のAA'線の断面図を示す。図1において、11は細孔12を有する層、12は細孔、13は第1の主面16と第2の主面17とを有す

る基板、14は細孔12の底部と導電層15とを電気的に接続する「導電バス」、15は導電層(金属層)である。前記第1の主面は、細孔12が配置される、基板表面である。

【0022】尚、上記構造体を、アルミニウムを主成分とする膜(層)を陽極酸化することによって形成する場合には、前記細孔を有する層11は「細孔が配置された酸化アルミニウムを主成分とする層」、「細孔を有する酸化アルミニウムを主成分とする層」または「アルミナノホール層」と呼ぶ場合もある。

【0023】上記細孔を有する層11を陽極酸化法によって形成する場合には、被陽極酸化膜として、A1を主成分とする膜を用いることが好ましいが、陽極酸化によって細孔を形成できるのであれば、他の材料を被陽極酸化膜として用いることもできる。

【0024】本発明の細孔を有する層11はA1を主成分とする膜を陽極酸化することで作製するのが好ましい。A1を主成分とする膜の成膜にはスパッタ法、真空蒸着法を利用するのが一般的である。ただし、A1膜にA1箔を使用し、片面に導電層(金属層)を成膜する方法もある。この場合にはA1箔は厚さ500μm以下であることが好ましい。

【0025】導電層(金属層)15は、Ti, Zr, Hf, Nb, Ta, Mo, Wなどの材料が主成分として含まれていることが好ましいが、これらの金属単体でもよいし、これらの混合物でも他の材料との混合物でもよい。導電層15の組成は陽極酸化の条件や、耐熱性などの条件で決定される。これらの導電層の成膜にも、スパッタ法、真空蒸着法を利用するのが一般的である。

【0026】導電層15は、所望の形状にバーニングされている。導電層15は、細孔を有する構造体の応用形態に対応して、適宜、適切な形状を探る。例えば、互いに間隔を置いて形成された複数の導電層から構成される場合もある。あるいは、また、基板表面が露出する間隙をおいて対向する部分(切り込みなど)を有する導電層から構成される場合もある。

【0027】本発明者らは、導電バス14は、A1部分の陽極酸化が終了し、導電層15の酸化が始まると導電層15を構成する材料のイオンがアルミナ層へ移動し、その結果として得られることを見出した。この導電バスは陽極酸化時間の増加とともに太くなる傾向がある。電着により細孔12内に金属、半導体などを充填する際には、導電バス14が電極の役割を果たすので、導電バスはある程度太いほうが好ましい。

【0028】この細孔を有する層11が酸化アルミニウムを主成分とする層からなる場合(特にはアルミニウムを陽極酸化することによって得られる場合)は、細孔を有する層11は、A1と酸素を主成分とし、多数の円柱状の細孔12を有し、その細孔(ナノホール)12の深さ方向(長手方向)は、基板の第1の主面に対し実質的

に垂直に配置することができる。そして、それぞれの細孔12は互いに実質的に平行に配置することができる。そして、さらには、それぞれの細孔12は互いに実質的に等間隔に配置することができる。ここで言う「平行」とは、それぞれの細孔12における深さ方向（長手方向）が、実質的に平行であることを指す。

【0029】また、各細孔は、図1(a)に示すようにハニカム状に配列することができる。ナノホールの直径2rは数nm～数100nm、間隔2Rは数10nm～数100nm程度である。

【0030】細孔を有する層11の厚さ及び細孔の深さは、細孔を有する層11をアルミニウムを主成分とする膜を陽極酸化することで得る場合には、陽極酸化を施す前のA1を主成分とする膜の厚さで制御することができる。

【0031】上記A1を主成分とする膜の厚さは、好ましくは10nm以上500μm以下である。従来、細孔の深さは、陽極酸化の時間により制御するのが一般的であったが、本発明においては、A1を主成分とする膜の厚さで規定できるため、細孔の深さの均一性が高いアルミニナノホールを構成することができる。

【0032】所望の細孔12内に、選択的に内包物を埋め込む際には電着による方法を採用することで、導電層15をバターニングした効果が顕著に理解できる。もちろん、電着以外に電気泳動法や塗布、浸透法の他、CVD法などの成膜法が利用できる。

【0033】また、内包物（充填物）が磁性体の場合には垂直磁化膜として有用な磁気媒体として利用したり、磁性体や金属の細線として見れば、量子効果デバイスとしても有効である。また細孔内にCoとCuを図7(a)に示すように積層すれば、磁場に応答するGMR素子がバターニングされた状態で作製可能である。

【0034】また、内包物23が発光体や蛍光体の場合には発光デバイスはもちろん、波長変換層としても利用可能である。また内包物にアルミナとは異なる誘電体を埋め込んだ場合にもフォトニックデバイスとして有効である。この場合にはバターニングされた内包物が非常に有効である。

【0035】以下、図2乃至図6を用いて、本発明の構造体の製造方法の一例について説明する。ここでは、電着により、細孔内に内包物を充填した例を示す。図2は本発明の構造体の製造方法の工程を示す概念図、図3は陽極酸化装置を示す概略図、図4は陽極酸化の電流プロファイルを示すグラフ、図5および図6は、図2における導電層15上に位置するA1を主成分とする膜21の反応過程を表す簡略図である。

【0036】ここでは、アルミニウム膜を陽極酸化することで、細孔を有する層（アルミニナノホール）を形成する場合の製造工程について説明する。以下の工程(a)～(c)は、図2(a)～(c)に対応する。

【0037】(a) 成膜工程

まず、対向する第1の主面と第2の主面とを有する基板13を用意する。次に、前記第1の主面に、前述の導電層（金属層）15を所望形状に形成する。そして、A1を主成分とする膜（被陽極酸化膜）21を、前記導電層15上および、前記導電層15が形成されていない前記基板13の第1の主面上に跨って形成する。

【0038】ここで、本発明における導電層（金属層）15のバターニングには、通常の半導体技術が適用可能であり、フォトリソグラフィー技術、メタルマスク成膜などの技術を用いることができる。バターニングには細孔を有する構造体の用途に合わせ各種の構成が可能である。

【0039】たとえば

i) 絶縁性基板もしくは絶縁層上にバターニングされた導電層（金属層）を配置する。

i i) 導電性（金属）基板もしくは導電層（金属層）上に、バターニングされた絶縁層を配置する。

i i i) 基板上に導電層（金属層）を成膜し、部分的に絶縁化させる。

i v) 基板上に絶縁層を成膜し、部分的に導電化する。

などあるが、この限りではない。

【0040】尚、上記i)の場合には、前記基板13としては、絶縁性材料からなる基板、あるいは、導電性を有する基板の第1の主面に絶縁性材料からなる膜を配置したもの用いることができる。

【0041】また、上記i i)の場合には、前記基板13としては、金属や半導体などの導電性材料からなる基板、あるいは、絶縁性を有する基板の第1の主面に導電性材料からなる膜を配置したもの用いることができる。

【0042】また、上記i)の場合には、用いる導電層の膜厚は、陽極酸化の際の電極として、及びA1を主成分とする被陽極酸化層の表面平坦性の観点から、1nm以上1μm以下が好ましく、5nm以上0.5μm以下がさらに好ましい。

【0043】また、上記i i)の場合には、用いる絶縁層の膜厚は、陽極酸化の際の電極として、及びA1を主成分とする被陽極酸化層の表面平坦性の観点から、1nm以上1μm以下が好ましく、5nm以上0.5μm以下がさらに好ましい。

【0044】上記i)またはi i)の場合、基板の第1の主面上には、導電層（絶縁層）15の厚みに起因する段差が形成される。そのため、上記A1を主成分とする膜（被陽極酸化膜）21の膜厚によっては、A1を主成分とする膜21の表面に、前記導電層（絶縁層）15のパターンを反映した段差（凹部）が形成されてしまう。

【0045】その結果、上記凹部（段差）の深さ（=導電層（絶縁層）の厚み）、隣接する凹部の間隔（=隣接

する導電層（絶縁層）の間隔）などによっては、後述する陽極酸化工程において、前記凹部から優先的に陽極酸化（細孔形成）が進行し、その結果、導電層上と絶縁層上（導電層間に露出する基板表面上）とに形成される細孔12の形態が異なってしまう場合がある。あるいは、また、導電層15まで細孔が達しない場合もある。

【0046】一方、本発明では、導電層上および絶縁層上に、実質的に均等に、細孔を形成するため、上記i)またはii)の場合には、A1を主成分とする膜（被陽極酸化膜）21表面の平坦性を高める必要がある。そこで、本発明においては、A1を主成分とする膜21の膜厚を、上記バーニングした導電層（絶縁層）15の膜厚の2倍以上、好ましくは5倍以上、さらに好ましくは10倍以上に設定する。

【0047】A1を主成分とする膜21の膜厚と、導電層（絶縁層）15の膜厚とを、上記の様な関係に設定することによって、A1を主成分とする膜の表面に形成される凹部（段差）に依存せずに細孔を形成することができる。

【0048】また、上記方法に変えて、A1を主成分とする膜21を成膜した後に、A1を主成分とする膜21の表面を平坦化する処理を行なった上で、陽極酸化することによって行なうことができる。この様な平坦化は、例えば、化学エッチャングや電解研磨などの表面研磨法によって行なうことが出来る。

【0049】以上述べた方法によれば、前述のi)あるいはii)の形態においても、バーニングされた導電層（絶縁層）上および絶縁層（導電層）上に、実質的に均等に、細孔を形成することができる。

【0050】また、A1を主成分とする膜21や導電層15（陽極酸化工程時において電極としても使用されるために「電極」とも称する）の成膜は、抵抗加熱蒸着、EB蒸着、スパッタ、CVDをはじめとする任意の成膜方法が適用可能である。

【0051】(b) 陽極酸化工程

アルミナナノホールの作製にはA1を主成分とする膜21の陽極酸化法を利用する。陽極酸化は図3に示す陽極酸化装置を用いて行なうことができる。図3中、40は恒温槽であり、41は試料（上記工程で形成したA1を主成分とする膜21を有する基板13）、42は白金（Pt）板のカソード、43は電解質、44は反応容器であり、45は陽極酸化電圧を印加する電源、46は陽極酸化電流を測定する電流計、47は試料ホルダーである。図では省略してあるが、このほか電圧、電流を自動制御、測定するコンピュータなどが組み込まれている。

【0052】試料41およびカソード42は、恒温水槽により温度を一定に保たれた電解質中に配置され、電源より試料、カソード間に電圧を印加することで陽極酸化が行われる。

【0053】陽極酸化に用いる電解質は、たとえば、シ

ュウ酸、りん酸、硫酸、クロム酸溶液などが挙げられる。特に好ましい溶液は低電圧（～30V程度）は硫酸、高電圧（80V～）はりん酸、その間の電圧ではシュウ酸の水溶液が好ましい。

【0054】A1を主成分とする膜21を成膜した導電層15を電極として、しゅう酸の水溶液中で定電圧陽極酸化すると、最初A1を主成分とする膜21の表面が酸化されて急激に電流値が下がるが（図4中A、図5(a)）、細孔（ナノホール）が形成され始めると電流が徐々に増大し、ほぼ一定になる（図4中B、図5(b)）。そして陽極酸化が導電層15や基板13まで到達すると、A1の酸化や水溶液中のA1イオンの拡散が抑制されて電流値が減少する（図4中C）。

【0055】このとき、前記導電層15上ではなく、絶縁層（基板13）上に位置する細孔（ナノホール）12の底部（端部）にはアルミナ絶縁層（図2中バリア層22）が残る。図4には、絶縁層上にA1を主成分とする膜を配置し、このA1を主成分とする膜を陽極酸化した場合の陽極酸化時の電流プロファイルを示す。

【0056】一方、この陽極酸化工程において、導電層15がTi, Zr, Hf, Nb, Ta, Mo, Wなどの材料であり、この導電層15上に配置されたA1を主成分とする膜を陽極酸化した場合には、陽極酸化電流変化は図4の①の様にA1の陽極酸化終了後に徐々に減少していく。この電流減少時に細孔（ナノホール）の底部のアルミナ層（酸化物層）内部に導電バス14が形成されていく。導電バス14は電流減少の初期の段階から形成され始め（図6(c)）、その後陽極酸化を継続していくと導電バスは太く、また本数も増加する（図6(d)）。

【0057】ここで言う、「導電バス」とは、導電層15の材料がアルミナ層に陽極酸化により拡散し、その結果として形成された、導電層の元素を含む酸化物や水酸化物の領域であり、ナノホール12の底部の絶縁層の中に形成される。この断面を電子顕微鏡で観察すると、導電層からナノホール12の底部の絶縁層を通りナノホール12内へ繋がる領域が明確に観察される。この部分の組成分析をすると、導電バス部分には導電層の元素が多く見出される。

【0058】この導電バスは導電層を構成する材料の酸化物が主成分となっている。そして導電性を有しているが、この導電性を更に増大させるために水素などの還元性の雰囲気で前記細孔を有する層（アルミナナノホール）をアニールすることが好ましい。このようにすることで、導電バスは、導電層15を構成する材料を主成分とするものとすることができます。

【0059】そのため、導電層15の主成分としては、還元し易く、アルミナとの熱膨張係数が近く、更に金属としての融点も高い、W（タンクステン）を用いることが特に好ましい。これは特に電子源などに利用する場合

には有効な特性である。また、Wの場合には酸化物としてもイオン導電性が高く、化学的な応用にも利用可能である。

【0060】この導電バスを十分作製するには、陽極酸化電流が定常酸化電流（図4のB領域）の50%以上の電流低下が見られたときに陽極酸化を終了する。

【0061】また、細孔の配列状態を規則化させた場合には、細孔（ナノホール）径などの形状や、細孔（ナノホール）底部の導電バスの均一性は向上する。この規則化を行なうためには、A1を主成分とする膜21の表面に適切な間隔で凹部を作製しておき、その凹部を細孔（ナノホール）作製の開始点とする方法が好ましい。

【0062】次に、上記製造方法により得られた構造体を酸溶液（たとえばりん酸溶液）中に浸す処理により、適宜細孔（ナノホール）の径を広げることができる。酸濃度、処理時間、温度を制御することにより所望の細孔（ナノホール）径を有する構造体とすることができます。

【0063】(c) 電着工程

上記導電層15上に形成された細孔内に選択的に金属を電着する場合は、電着するための金属が陽イオンになっ^{*}



という反応が陽極表面でおこる。また、ここで別のイオンがあると同時に析出物の中に取り込まれる。すなわち^{*}



という反応が起こる場合もある。

【0068】また図7(b)に示すように、本発明によれば、導電層15上に配置された細孔（ナノホール）にのみ、選択的に所望の材料(A)を電着で埋め込んだ後、浸透法やCVD法などで、他の細孔（ナノホール）に異なる材料(B)を埋め込むことができる。この様にする事により、図7(c)に示した様な異種材料を導電層15のパターンを反映させて埋め込むことが出来る。

【0069】また、基板13上に、前記導電層15を、複数の導電層（互いに間隔を置いて配置された導電層）で構成した場合においては、異なる導電層上に配置された細孔に、異なる材料を充填させることもできる。さらには、同一基板13上に、導電層の領域毎に異なる材料が充填された細孔を配置することもできる。またナノホール内に電着などで所望の材料を充填した後に、ナノホール（細孔を有する構造体）表面を平坦にするために表面研磨することも場合により有効である。

【0070】本発明は、さらに、上記した製造方法により得たアルミナナノホールを、量子細線、MIM素子、分子センサー、着色、磁気記録媒体、EL発光素子、エレクトロクロミック素子、光学素子、太陽電池、ガスセンサー、耐摩耗性、耐絶縁性皮膜、フィルターをはじめとするさまざまな形態で応用することを可能とするものである。

【0071】本発明の製造方法によれば、同一基板上の

* ている溶液中に、細孔（ナノホール）を有する層（アルミナナノホール）を浸して、前記導電層15に電圧を印加する。この溶液には、例えば硫酸コバルトの水溶液などが利用される。また電着前に水素などの還元雰囲気中でアニールすることにより、導電バス14の電気伝導率を高めておくことが電着を効率良く行なうことができるので好ましい。この様にすることで、図7(a)に示す様に、導電層15上の細孔にのみ、選択的に、充填物（内包物）23を配置することができる。

【0064】また、電着の際に核発生を十分起こさせるために、前記導電層15に印加する電圧としては、交流電圧あるいはパルス電圧を印加することが好ましい。

【0065】これとは逆に陰イオンを電着させたり、酸化を同時に起こさせる場合には正の電圧印加が必要になる場合もある。この場合においても、前記導電層15に印加する電圧としては、交流電圧あるいはパルス電圧を印加することが好ましい。この場合、電着には電界酸化による水酸化物などの析出も含まれている。つまり

【0066】

【化1】

M: 金属イオン

※【0067】

【化2】

AM(OH)_{m+n} AM: 金属イオン

所望の領域のみに、選択的に、導電バスが形成された細孔を配置することができる。また、本発明の製造方法によれば、ナノサイズの細孔を複数有する構造体の所望の領域の細孔のみに、例えば金属材料を充填させることができる。特に本発明によれば、形成された細孔に何かしらの材料を電着などで充填する場合には、基板上に形成する導電層をバーニングするだけで、所望の細孔に、例えば金属材料を充填させることができる。

30

【0072】このように、本発明の製造方法によれば、細孔を形成した上で、何かしらの部材を充填したい細孔だけを残すために、不必要的細孔（充填を行なわない細孔）を除去したり、マスキングしたりするバーニング工程を必要としない。細孔を形成した後でバーニングを行なうと、形成された細孔内が汚染されたり、細孔が潰れたり、細孔の形状が変化するなど、ナノサイズの細孔にとってはダメージが大きい。そのため、形成した細孔自体のバーニング工程を必要としない本発明は、非常に有効な手法である。

【0073】また、導電層と、アルミニウムを主成分とする被陽極酸化層とを陽極酸化前にバーニングしてから陽極酸化すると、特にバーニングエッジ部分で細孔が乱れる現象が発生する。その結果、内包物の電着も乱れた構造になり、所望の構造体を作製することは困難である。

【0074】また、細孔を有する層を挟んでX方向配線とY方向配線（マトリックス配線）を形成する場合に

は、一様な酸化アルミニウム層を挟んで、その上下に配線を形成させた方が上記同様に、エッジ部の細孔が乱れないで都合が良い。また、マトリックス配線の上下配線が重なっている部分全てに内包物を形成させるのではなく、重なっている部分の一部に内包物を埋め込むことが有効であるデバイスの場合には下地配線の一部分のみ本発明の導電層として機能させることにより、部分的に内包物を形成できる。この様な作製法が有利な例として、例えばマトリックス上部配線を作製容易なメタルマスクによる選択成膜法を用いても、微細な領域に配線が可能となる。また、マトリックス駆動を高速で行なう場合にも、内包物が無い細孔があった方が、細孔が無い場合と比較してキャパシタンスが小さくなるので有利である。

【0075】また、本発明の細孔を有する構造体によれば、同一基板上の所望領域毎に、選択的に、異なる材料を充填した細孔を配置することができる。また、さらには、同一基板上に複数の導電層を、互いに電気的に分離されるように配置すれば、同一基板上の所望領域毎に、充填する部材の組成、量、質などを変えることも可能である。

【0076】さらには、本発明の細孔を有する構造体は、導電層15上および絶縁層（導電層が配置されていない領域）上の双方に細孔を有しており、導電層上に位置する細孔の底部には「導電バス」を配置し、絶縁層上に位置する細孔の底部には「導電バス」を配置しない構成である。そのため、本発明の細孔を有する構造体を用いれば、導電バス14で導電層15と接続された細孔にのみ、選択的に、例えば発光体を電着により充填し、残る細孔には何も充填しない構造体を作ることができる。この様な構造体は、細孔の深さ方向と、細孔の深さ方向に対して垂直な方向とで、観測（出力）される発光波長の強度を変えることのできるデバイスを得ることができる。

【0077】これは、発光体即ち誘電体が充填された細孔と、充填されていない細孔とが規則的に配列されているため、2次元のフォトニック結晶を形成し、細孔の深さ方向に対して垂直な方向に特定波長に対するフォトニックバンドギャップが形成され、その波長の光が伝播しなくなった為である。

【0078】

【実施例】以下に実施例をあげて、本発明を説明する。

【0079】実施例1

本実施例は、各種導電層を用いてアルミナナノホールを作製した場合の細孔（ナノホール）形状と、電着について図2を用いて説明する。

【0080】a) 導電層15、A1層21の形成

石英基板13上にレジスト（日立化成社製、RD-2000N）を厚さ1μm程度スピンドルコートしたのち、10μm幅のラインをマスク露光し、現像後RFスパッタ法

により厚さ100nmの導電膜を成膜した。導電膜の材料には、Ti, Zr, Hf, Nb, Ta, MoおよびWの7つの材料を用い、7つの試料を作成した。それぞれの試料は、導電層15の材料が異なるように作成した。成膜条件はArガス圧は4Pa(30mTorr)、RFパワーは500Wとした。そしてレジストを剥離することにより、リフトオフして10μm幅の導電層15を作製した。

【0081】続いて、A1層21をDCスパッタ法により1μm成膜し、図2(a)の構成を作製した。この時の成膜条件はArガス圧は2.7Pa(20mTorr)、DCパワーは1500Wとした。

【0082】b) 陽極酸化

図3の陽極酸化装置を用い陽極酸化処理を施した。本実施例においては、電解質として0.3Mのシュウ酸水溶液及び0.3Mのりん酸水溶液を使用し、恒温水槽により溶液を3°Cに保持した。ここで陽極酸化電圧はDC40~100Vであり、電極は導電層15からとった。陽極酸化工程途中、陽極酸化がA1表面から進行し導電層15まで到達したことを示す電流を検知するため、陽極酸化電流をモニターした。陽極酸化の終了は図4に示したC以降の電流値が十分低下した時点とした。陽極酸化した場合の陽極酸化電流の時間依存性は図4の①に示すグラフとなった。

【0083】陽極酸化処理後、純水、およびイソプロピルアルコールによる洗浄を行った後、試料を5wt%りん酸溶液中に45~90分間浸すエッチング処理により、適宜、ナノホールの径を広げた。

【0084】取り出した試料の表面、断面をFE-SEM(Field Emission Scanning Electron Microscope: 電界放出走査型電子顕微鏡)にて観察した結果、図2(b)に示すようにA1層は全て陽極酸化され酸化アルミニウムとなっており、下地が石英基板の部分では細孔（ナノホール）12の底部にバリア層22が存在していたが、導電層15上ではバリア層内部に導電バス14が観察された。

【0085】また、ポアワイド時間により、細孔（ナノホール）の直径を制御できることが確認された。次に、この試料の導電層15上に位置するナノホール内にCoビラー（内包物）23を電着した。メッキ浴は硫酸コバルト5%、ホウ酸2%を用い、AC電圧5V、電着時間30秒とした。

【0086】ここで、それぞれの試料は電着前に水素中500°Cで1時間アニール処理を行い、前記それぞれの試料と同様に作成しておいた予備の7つの試料はアニール処理無しで電着を行った。そしてFE-SEMで、電着した試料の断面を観察したところ、図2(c)の様に、導電層15上の細孔内にはほぼ均一にCoビラーが電着されていたが、石英基板上の細孔内にはCoはほと

19

んど電着されていなかった。また、アニール処理を施した試料の方が均一にC_oが電着されていた。これは、水素中での加熱により、導電バスを構成する材料が還元され、導電性が増したことによる。

【0087】導電層15をバーニングしておくことで、細孔12内への選択的な電着が可能であることがわかった。次に、このC_oを電着した試料の表面をダイヤモンド研磨した後、試料を磁場がC_o円柱に平行になるように配置して、0.8Tの磁場で着磁し、その後MFM(磁気力顕微鏡)により観察したところ、均一にC_o円柱部分が垂直方向(ナノホールの軸方向)に着磁されていることが確認された。のことから本発明の構造体が磁気メモリなどに利用可能なことが分かる。

【0088】実施例2

本実施例においては、実施例1と同様に陽極酸化アルミニナノホールを作製した。ただし、基板13は石英基板であり、基板13上にWを厚さ100nmにスパッタ成膜し、リフトオフ法によりバーニングした。また陽極酸化はシュウ酸40V、浴温10°Cで行い、図4のCの時点から10分経過し十分陽極酸化電流が小さくなった時点で終了した。そして実施例1と同様にポアワイド処理をりん酸5wt%中で40分行った。

【0089】上記の試料を、硫酸コバルト0.5M、硫酸銅0.005Mからなる電解質中で、白金の対向電極と共に浸して50Hz、5Vの交流電圧を印加することでナノホール底にC_oとCuの合金の核を析出させた。引き続き、-0.5V、-1.2Vの電圧を各々20秒、0.1秒交互に印加させてナノホール底にC_o、Cuの積層膜を成長させて、図7(a)に示すナノ構造体を作製した。

【0090】ここで-0.5Vの電圧印加時は電解電位の小さいCuのみ電着され、-1.2V印加時には濃度の濃いC_oが主に電着され、結果として積層膜となつた。そして、本実施例のナノ構造体の上部に電極を付け、金属下地層と上部電極間の抵抗の磁場依存性を調べたところ、負の磁気抵抗変化を示した。以上のことから本発明がバーニングされた磁気センサーとして利用可能なことが分かる。

【0091】実施例3

本実施例においては、バーニングされたNbからなる導電層15を石英基板13上に形成したアルミニナノホールの作製と、細孔12への酸化物の充填を行った。

【0092】膜厚100nmのバーニングされたNbからなる導電層15が配置された石英基板13上にAl膜21を5μm蒸着したものを使用した(図2(a))。次にリソグラフィーによりAl膜21の表面に、ハニカム(六角格子)状に凹部を作製した。この時各凹部の間隔を300nmにし、凹部の深さは100nm程度に作製した。

【0093】次に、実施例1と同様に陽極酸化を行い、

20

細孔12(ナノホール)を基板13上に形成した。しかし、この時電解質は0.3Mのりん酸溶液とし、電圧は140Vに設定し、陽極酸化終了は図4のCの電流減少から充分経過した時点とした。その後ポアワイド処理を75分施した。

【0094】上記ポアワイド処理まで終了した試料を、60°Cに保持した硝酸亜鉛0.1Mの水溶液中で、白金の対向電極と共に浸してAg/AgCl標準電極に対して-0.8Vの電圧を印加することでナノホール内にZnOの結晶を成長させた。

【0095】そしてFE-SEMでこの試料の表面を観察したところ、細孔12は規則的に配列しており、図7(b)に示したようなNbからなるバーニングされた導電層15上の細孔内にのみZnOが成長していることが分かった。

【0096】本実施例の結果より、特定の陽極酸化アルミニナノホール内にZnOを埋め込めることがわかった。ZnOは発光体や蛍光体として機能し、また周囲のアルミナと誘電率が異なるので、本発明が光デバイスに利用可能なことが分かる。

【0097】このZnO部分に紫外線を照射してフォトoluminescenceを測定した。その結果、基板上部からのフォトoluminescence観測では500nmを中心にして400~700nmのプロードな発光が見られたが、基板横方向からのフォトoluminescence観測では600nm近傍から長波長の発光が低減していた。このように、充填物がない細孔と、充填物のある細孔とを規則性高く配列することにより、基板の第1の主面に対し垂直な方向と、基板の第1の主面に対し平行な方向とで、観測(出力)される発光波長の強度を変えることのできるデバイスを得ることができる。

【0098】これは、ZnOが埋められていない規則化アルミニナノホール層部分が2次元フォトニック結晶の機能を有しており、長波長領域にフォトニックバンドが形成されたためと考えられる。

【0099】実施例4

本実施例においては、実施例1と同様に陽極酸化することによりアルミニナノホールを作製した。ただし、基板13は石英基板であり、基板13上にNbをスパッタで成膜し、リフトオフ法によりバーニングして図8の導電層15とした。また陽極酸化はシュウ酸0.3M中40Vで行った。導電層15がNbから構成されている場合は図4の①の様に単調に減少していくので、図4中のBでの電流値(定常酸化電流)の10分の1になった時点で陽極酸化を終了した。そして実施例1と同様にポアワイド処理まで終了した。

【0100】上記の試料を、硫酸コバルト5%、ホウ酸2%のメキシ浴中でAC電圧5V、電着時間3秒でC_o電着を施すことで、ナノホール12内に図8に示すように触媒微粒子82を電着した。

50

【0101】そしてFE-SEMで電着した試料の断面を観察したところ、導電層15上のアルミナ絶縁層の内部にはNbを主成分とする導電バス14が形成されていた。そして導電層15上の細孔(ナノホール)12の底部にのみC_o微粒子(触媒微粒子82)が電着されていた。また、電着前に試料を500°Cの水素中で1時間アニールしておくと、C_o電着の均一性が向上していた。これは還元アニールにより導電バスの導電性が改善された為と考えられる。

【0102】引き続き2%C, H, 98%Heの混合ガスの雰囲気中750°Cで1時間の熱処理を施すことと、前記触媒微粒子82からカーボンナノチューブ81を成長せしめた。

【0103】試料のFE-SEM観察したところ、図8に示すように、カーボンナノチューブ81が触媒微粒子82が配置された細孔(ナノホール)内から選択的に成長していることを確認した。カーボンナノチューブ81の直径は数nm～数10nmであった。

【0104】本カーボンナノチューブ81に対向して、1mm離した位置に蛍光体を有するアノード83を設け、真空装置内に設置し、アノードに1kVの電圧を印加したところ、蛍光体の蛍光とともに、電子放出電流が確認された。これにより、本実施例のカーボンナノチューブデバイスは目的の部分にだけ電子放出点を有する良好な電子放出体として機能しうることを確認できた。

【0105】以上の実施例の結果から、本発明は下記の利点を得ることができた。所望領域のナノホールにのみ選択的に電着等を施すことは、電子デバイスやフォトニックデバイスを作製していく上で非常に有効である。

【0106】
【発明の効果】以上説明したように、本発明により以下の効果がある。すなわち、陽極酸化を用いて、細孔を有する構造体を形成する場合には、Ti, Zr, Hf, Nb, Ta, Mo, Wを含有する金属などの導電層のバターニングによつて、該バターニング領域上のナノホール内部にのみ導電バスを形成できる。さらには、その導電バスを利用して所望領域のナノホール内部にのみ内包物を形成することができる。これを用い量子効果デバイスや電気化学センサー、光デバイス、磁気デバイス、超伝導デバイスなどを実現できる。

【0107】これらは、陽極酸化アルミナナノホールをさまざまな形態で応用することを可能とするものであり、その応用範囲を著しく広げるものである。本発明の微小構造体は、それ自体機能材料として使用可能であるが、さらなる新規な微小構造体の母材、モールドなどとして用いることもできる。

【図面の簡単な説明】

【図1】本発明の構造体を示す概念図である。

【図2】本発明の構造体の製造方法の工程を示す概念図である。

【図3】陽極酸化装置を示す概略図である。

【図4】本発明の構造体の製造方法における陽極酸化時の電流プロファイルを示す図である。

【図5】本発明の構造体の製造方法における陽極酸化過程の状態を示す断面図である。

【図6】本発明の構造体の細孔内部に内包物を挿入した状態を示す断面図である。

【図7】本発明の構造体の細孔内部に内包物を挿入した状態を示す断面図である。

【図8】本発明のカーボンナノチューブデバイスの一例を示す概略図である。

【図9】従来のA1板上の陽極酸化アルミナナノホールを示す概略図である。

【符号の説明】

11 細孔を有する層

11a アルミナナノホール層

12 細孔

12a ナノホール

13 基板

14 導電バス

15 導電層

16 第1の正面

17 第2の正面

18 細孔底部

21 アルミを主成分とする層

22 バリア層

23 内包物

31 A1板

40 恒温槽

41 試料

42 カソード

43 電解質

44 反応容器

45 電源

46 電流計

47 試料ホルダー

61 金属基板

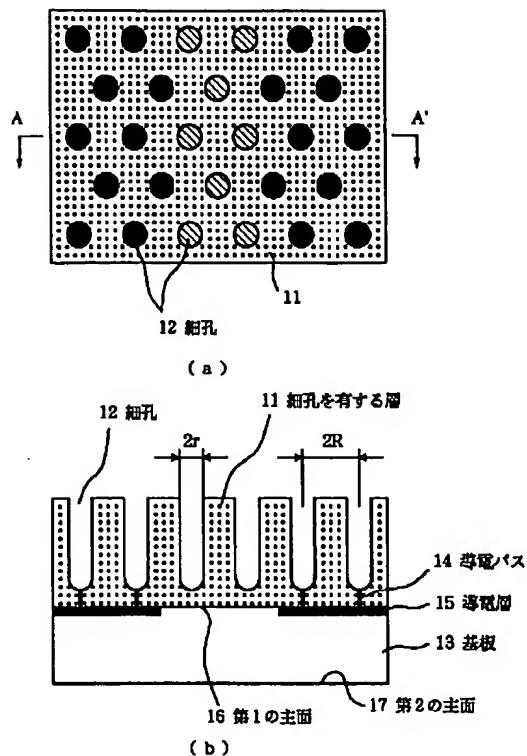
62 表面酸化層

81 カーボンナノチューブ

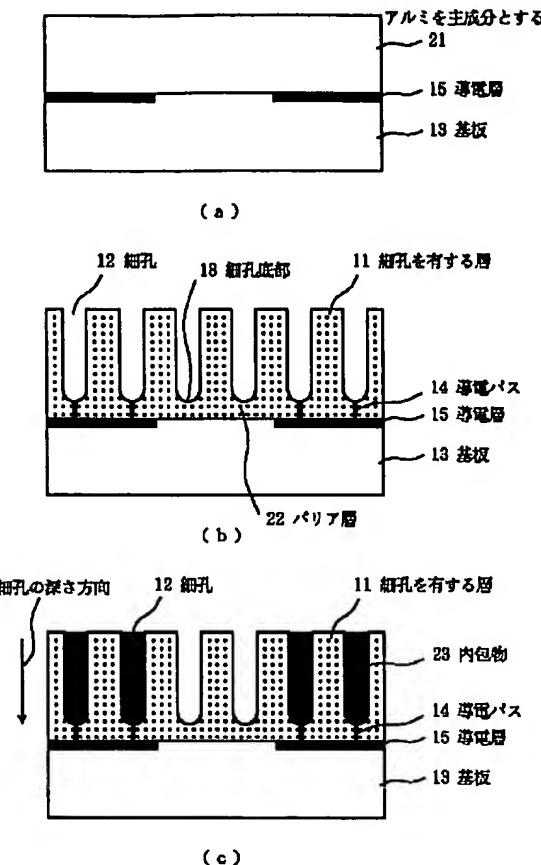
82 触媒微粒子

83 アノード

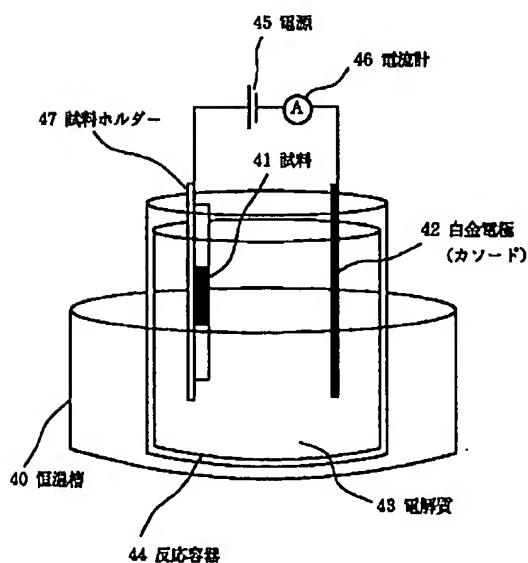
【図1】



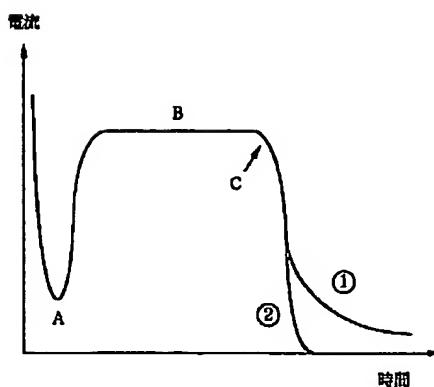
【図2】



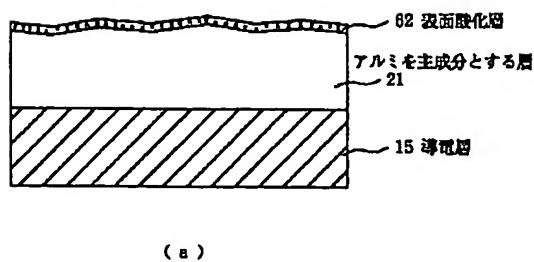
【図3】



【図4】

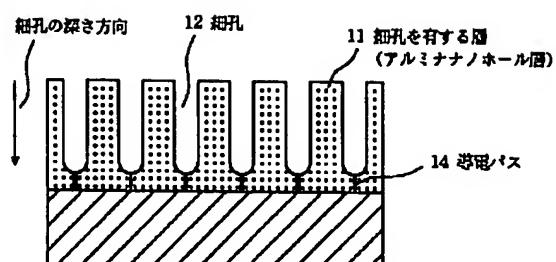


【図5】

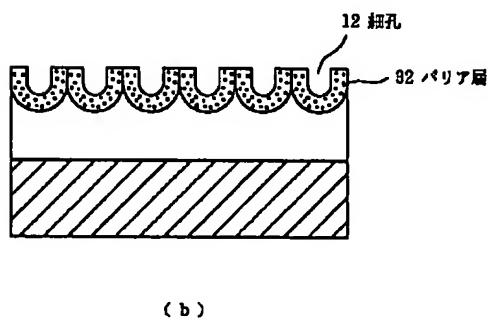


(a)

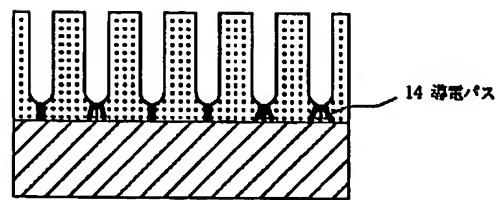
【図6】



(c)

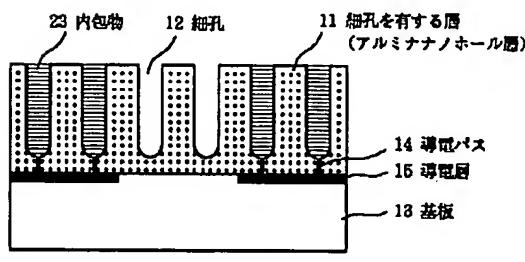


(b)

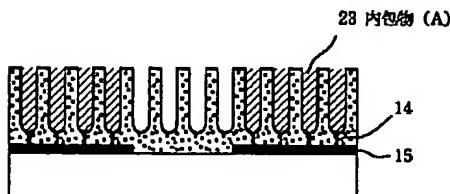


(d)

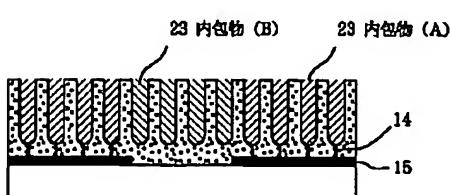
【図7】



(a)

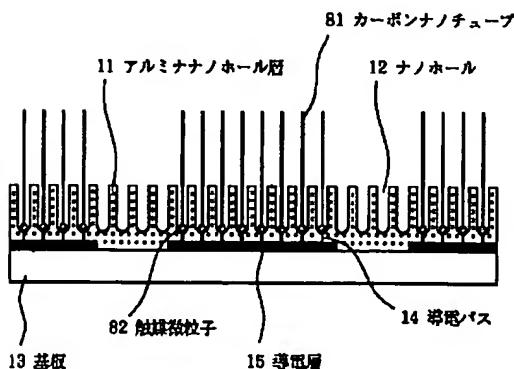
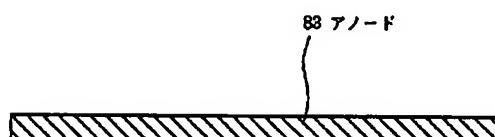


(b)



(b)

【図8】



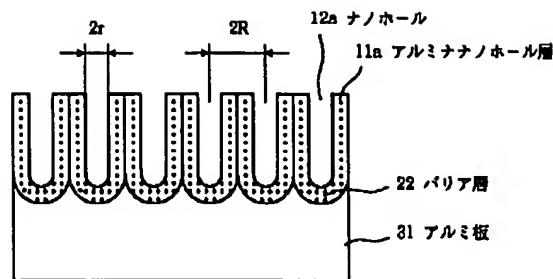
15 導電層

14 導電バス

13 基板

15 導電層

【図9】



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:



BLACK BORDERS

- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.